

## آشکارساز فاز

نوشته:

دکتر اردشیر گویری

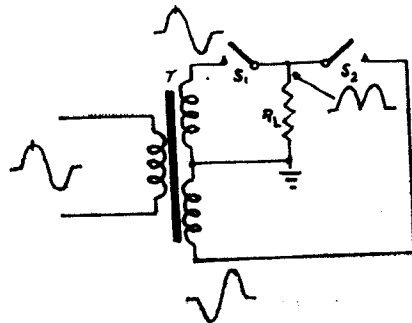
موسسه علوم و فنون هسته‌ای دانشگاه تهران

چکیده:

کار اصلی دستگاه آشکارسازی که در اینجا تشریح می‌گردد عبارت است از:  
الف: ایجاد یک ولتاژ خروجی مستقیم (d. c.)، متناسب با دامنه علامت الکتریکی متناوب ورودی که علامت آن نشانگر اختلاف فاز سیگنال ورودی نسبت به سیگنال مرجع داخلی است.  
ب: آشکارسازی علائم الکتریکی با فاز و بسامد معین و همچنین اندازه‌گیری دامنه آن‌ها (در صورت نبودن آشکارساز این علائم در پارازیت‌های زمینه ناشناخته می‌ماند).  
این آشکارساز برای دامنه علائم الکتریکی ورودی در فاصله  $10^4$  تا  $10^6$  (نسبت ماگزیمم دامنه ورودی به می‌نیم دامنه ورودی) و تا بسامد  $100 \text{ KHz}$  کاملاً خطی است که در ضمن داشتن پاسخ سریع، همراه با طرد بسامدهای تریبی (۹۰°) اختلاف فاز با ولتاژ مرجع و بسامدهای مزاحم، دارای پایداری درازمدت بسیار خوبی نیز می‌باشد. این مدار ممکن است به عنوان مدولاتور نیز بکار برده شود.

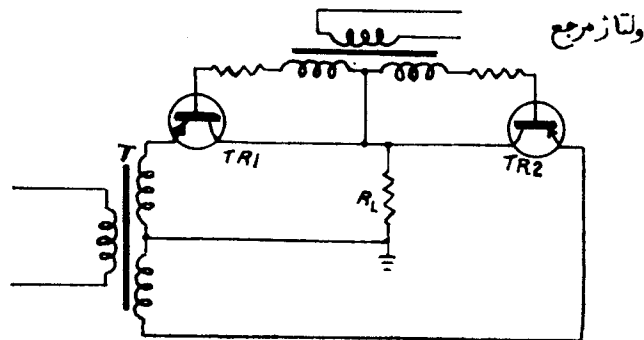
پیش‌گفتار:

هنگامی که یک ولتاژ متناوب به دوسر سیم‌پیچ اولیه بیدل T - مدار شکل (۱) وارد گردد، دو ولتاژ با دامنه‌های برابر ولی با ۱۸۰ درجه اختلاف فاز در دوسر سیم‌پیچ‌های ثانویه «با اتصال میانی» ظاهر خواهد شد. اکنون اگر کلیدهای  $S_1$  و  $S_2$  در هر نیم تناوب علامت ورودی به نوبت باز و بسته گردند در این صورت مقاومت بار خروجی نیز به نوبت بدوسر نصف سیم‌پیچ ثانویه وصل می‌گردد و در نتیجه یک ولتاژ یکسو شده تمام موج در دوسر مقاومت بار پدیدار خواهد شد.



ش ۱ مدار یک سوساز تمام موج

یک مدار عملی هم‌ارز با مدار شکل (۱) که در آن دو ترانزیستور  $TR_1$  و  $TR_2$  جای‌گزين کلیدهای  $S_1$  و  $S_2$  شده‌اند، در شکل (۲) نشان داده شده است. در این مدار یک ولتاژ مرجع بوسیله یک سیم‌پیچ «با اتصال میانی» به‌گونه‌ای به پایه بیس (دوترانزیستور وارد می‌گردد که هر یک از دوترانزیستور بترتیب در نیم تناوب از علامت ورودی عمل هدایت را انجام دهند.

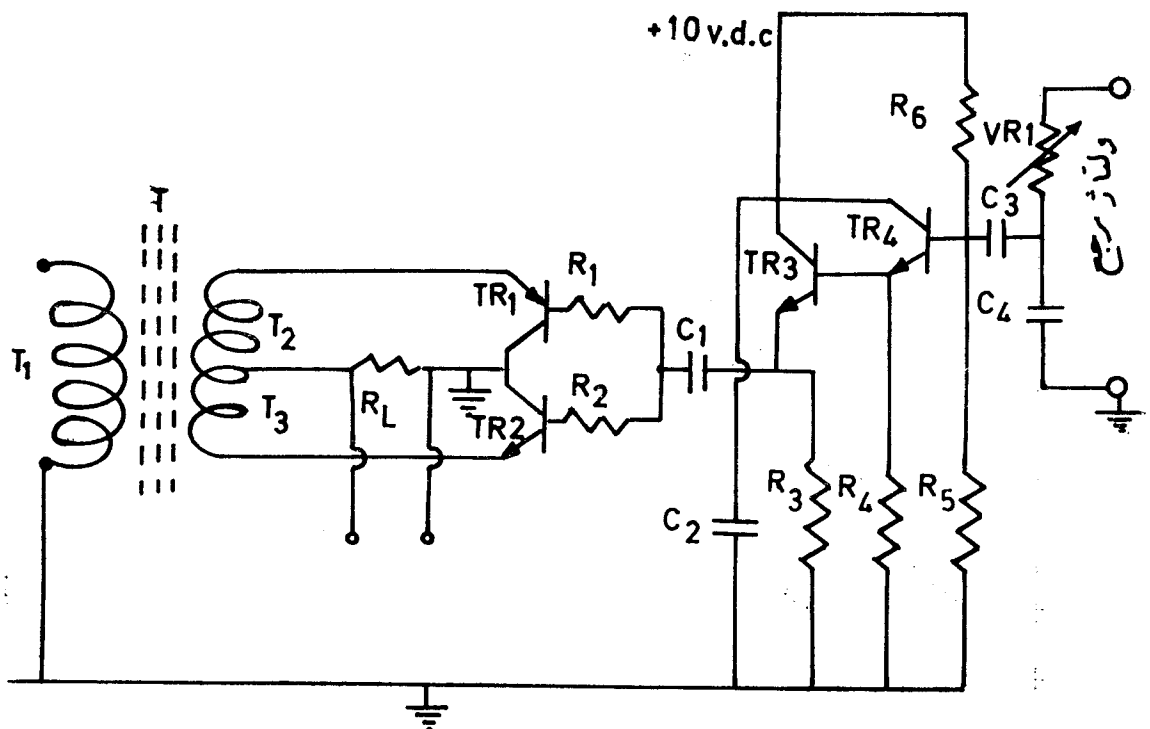


ش ۲ مدار یک سوساز با استفاده از ترانزیستور.

در این مدار ترانزیستورهای  $TR_1$  و  $TR_2$  در حالت معکوس بکار گرفته شده‌اند، یعنی، شدت جریان ورودی مرجع از راه پیوند بیس-کلکتور، نه از راه پیوند امیتر-بیس، وارد آن‌ها می‌گردد، زیرا در این حالت پیوندها همانند یک کلید موثر عمل خواهند نمود.

### مدار آشکارساز:

مدار بکار برده شده جهت بررسی چگونگی کار آشکارساز در شکل (۳) نشان داده شده است. در این مدار سیم اتصال زمین (اتصال مشترك) به انتهای دیگر مقاومت بار منتقل گردیده است و در ضمن از دوترانزیستور مکمل PNP و NPN استفاده شده است.



شکل ۳ مدار آشکارساز.

این مدار نسبت به مدار نشان داده شده در شکل (۲) دارای برتری‌های زیر می‌باشد:

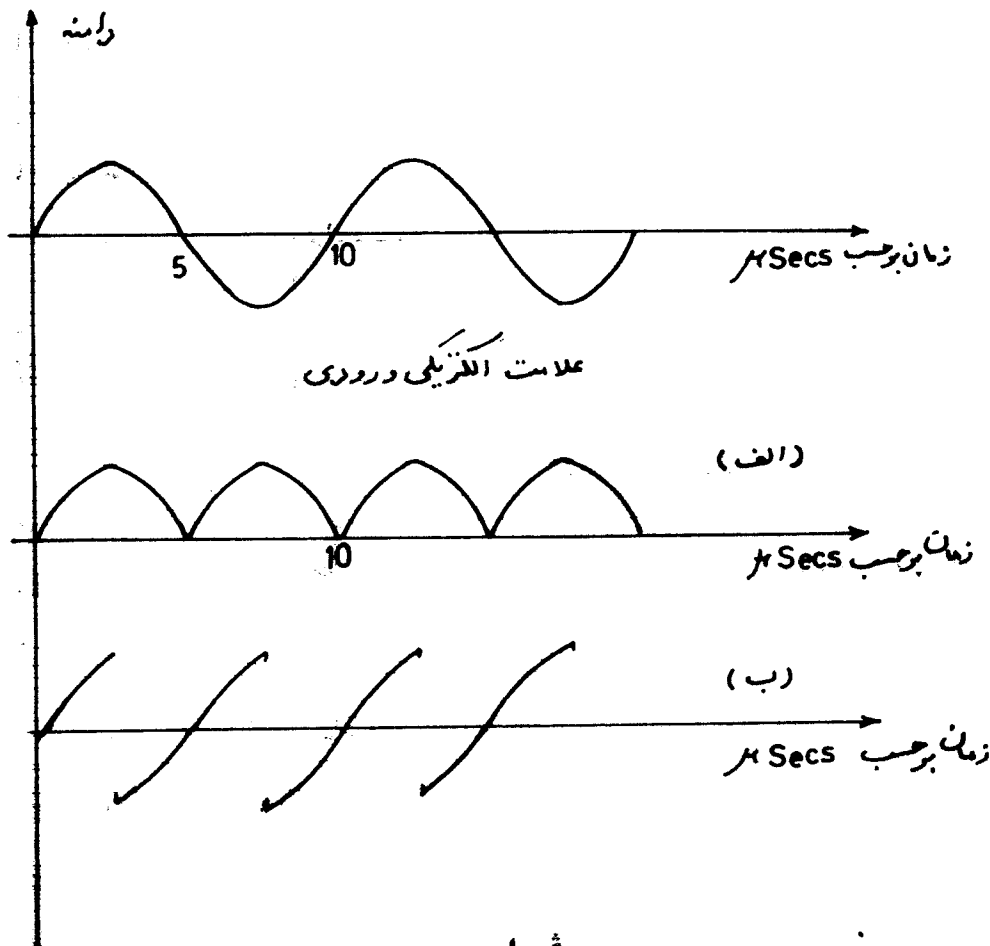
۱- از آنجا که ترانزیستور  $TR_1$  از نوع PNP و ترانزیستور  $TR_2$  از نوع NPN است، از اینرو می‌توان از یک ولتاژ مرجع تک انتصالی استفاده کرد زیرا در هر نیم تناوب ولتاژ مرجع یکی از ترانزیستورها در حال هدایت و دیگری در حالت قطع خواهد بود.

۲- در تحت شرایط ورودی صفر، در دوسر مقاومت بار، ولتاژ مانده کمتری وجود دارد، زیرا اثرات ناشی از ناکامل بودن خاصیت کلیدی ترانزیستورها، مخالف یکدیگر می‌باشند.

### چگونگی کار مدار:

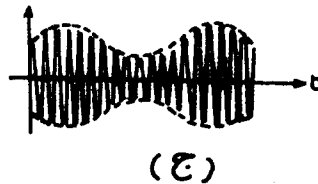
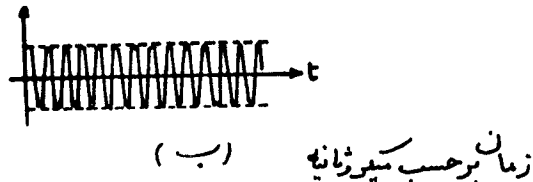
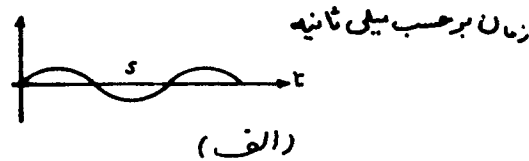
در مدار شکل (۳) هنگامی که ترانزیستور  $TR_1$  در حالت هدایت می‌باشد، کلکتور- امیتر  $TR_2$  به دوسر سیم پیچ ثانویه متصل می‌گردد. از اینرو برای اینکه  $TR_2$  در حالت قطع باقی بماند، ولتاژی نسبت به ولتاژ امیتر و همچنین ولتاژ کلکتور منفی باشد. به عبارت دیگر هنگامی که ولتاژ مرجع نسبت به زمین (کلکتور مشترک) منفی است  $TR_1$  که از نوع PNP است در حالت هدایت خواهد بود و در هنگامی که ولتاژ مرجع نسبت به زمین مثبت است  $TR_2$  که از نوع NPN است عمل هدایت را انجام خواهد داد. در این مدار دامنه ولتاژ مرجع به توانائی تحمل ولتاژ معکوس پیوندهای بیس- امیتر و بیس کلکتور بستگی دارد، یعنی، اختلاف ولتاژ بین ماگزیمم و می‌نیمم ولتاژ مرجع نباید از توانائی تحمل ولتاژ معکوس این پیوندها بیشتر باشد.

چنانچه امپدانس ورودی (متصل به سیم پیچ اولیه) پائین باشد (مثلا امپدانس خروجی یک مدار امیتر- فالوور) در این صورت امپدانس ترانزیستور در حالت قطع بهم نخواهد بود زیرا این امپدانس در سیم پیچ اولیه منعکس



می‌گردد و علاوه شدت جریان ناشی ترانزیستور در مقاومت بار جریان پیدا نمی‌کند. در مدار شکل (۳) بیس‌های ترانزیستورهای مکمل  $TR_1$  و  $TR_2$  بوسیله یک چشمه شدت جریان ثابت و پایدار (مدار دارلینگتن) تغذیه می‌گردند. این قسمت از مدار بوسیله یک ولتاژ مرجع بکار می‌آید. فاز ولتاژ مرجع بوسیله مقاومت متغیر  $VR_1$  قابل تنظیم است. چنانچه علامت ورودی و ولتاژ مرجع هم‌فاز باشند در این صورت یک علامت یکسوی تمام موج در دوسر مقاومت بار ظاهر می‌گردد (شکل ۴- الف) و هنگامی که علامت ورودی ظاهر شده درامپتر با ولتاژ مرجع  $\phi$  درجه اختلاف فاز داشته باشد، مقدار ولتاژ مستقیم خروجی در دوسر مقاومت بار نزدیک به صفر خواهد بود (شکل ۴- ب). از مدار شکل (۳) می‌توان به عنوان مدولاتور نیز استفاده نمود. در این کار برد علامت با بسامد کم (مدوله شونده) به دوسر سیم‌پیچ اولیه مبدل وارد می‌گردد در حالیکه علامت با بسامد زیاد (موج حامل) به اتصال‌های ولتاژ مرجع وارد می‌شود. علامت سینوسی ورودی، موج حامل و علامت مدوله شده بترتیب در شکل‌های (۵- الف)، (۵- ب) و (۵- ج) نشان داده شده است.

### دامنه بر حسب ولت



ش ۵

### نتیجه:

- مشخصه‌های فنی مهم این آشکار ساز را می‌توان بطور خلاصه چنین بیان نمود:
- ۱- حالت پایدار صفر- در غیاب علامت ورودی، شرایط کار مدار مستقل از تغییرات دما، تغییرات ولتاژ منبع تغذیه و دامنه علامت الکتریکی مرجع می‌باشد.
  - ۲- بین دامنه علامت الکتریکی متناوب ورودی و ولتاژ مستقیم خروجی یک رابطه خطی برقرار است.
  - ۳- بهره مدار پایدار است و به علاوه مستقل از زمان، دما، ولتاژ تغذیه یا تغییرات دامنه علامت الکتریکی مرجع می‌باشد.
  - ۴- بسامدهای تریبی (۰.۹ اختلاف فاز با ولتاژ مرجع) راپخوبی طرد می‌نماید.
  - ۵- دارای پاسخ سریع نسبت به تغییرات دامنه یا فازپوش مدولاسیون می‌باشد.
  - ۶- توانائی پذیرش علامت الکتریکی ورودی با دامنه‌ای در فاصله کاملاً وسیع را دارا می‌باشد.

اجزاء الکترونیکی بکار بردہ شدہ درمدا ر شکل (۳)

$T_1=20$	دور	$TR_1=ASY26(PNP)$
$T_2=T_3=10$	دور	$TR_2=ASY28(NPN)$
$T$	سبدل با هسته وینکر فرایت =	$TR_3=2N3711(NPN)$
	وازنوع (Vinkor Frite)	$TR_4=2N3711(NPN)$
	LA2402 می باشد.	
$R_1=R_2=R_4=10K\Omega.$		$C_1=0.001 \mu F.$
$RL=560 \Omega.$		$C_2=100 \mu F.$
$R_3=2.2 K\Omega.$		$C_3=0.0047 \mu F.$
$R_5=R_6=10^3 K\Omega$		$C_4=0.00022 \mu F.$
$VR_1=250 K\Omega.$		

### منابع

- 1 — Handbook of line communication, Vol. 1. 1964.
- 2 — C. M. Burton, Automatic drift compensation in a metal detector head, Dissertation, 1972.